

INSTRUÇÃO	NOME	MICRO-OPERAÇÕES	SEL_A	REG_A	SEL_OP_A	SEL_OP_B	SEL_CONST	SEL_C	REG_C	ESCR_C	SEL_BARR_C	OP_ALU	SEL_RE	D_LE	D_ESCR	ESCR_REM	SEL_SALTO	MAP	SEL_MICRO_SALTO	MICRO_SALTO
NOP	m_NOP	$MPC \leftarrow MAP[opcode]$																SIM	SALTA	
ADD Rd, Rs	m_ADD	$Rd \leftarrow Rd + Rs$; $MPC \leftarrow MAP[opcode]$	RL_7_4	REG	REG	REG		RL_7_4		SIM	ALU	ADD	ZNCV					SIM	SALTA	
ADD Rd, k	m_ADDI	$Rd \leftarrow Rd + k$; $MPC \leftarrow MAP[opcode]$	RL_7_4	REG	REG	CONST	E4_16S	RL_7_4		SIM	ALU	ADD	ZNCV					SIM	SALTA	
SHR Rd, n	m_SHR	$Rd \leftarrow Rd \gg k$; $MPC \leftarrow MAP[opcode]$	RL_7_4	REG	REG	CONST	E4_16	RL_7_4		SIM	ALU	SHR	ZNC					SIM	SALTA	
MOVL Rd, k	m_MOVL	$Rd \leftarrow k(7)(8) \parallel k$; $MPC \leftarrow MAP[opcode]$				CONST	E8_16S	RL_11_8		SIM	ALU	OP_B						SIM	SALTA	
MOV Rd, [Rs+RI]	m_LDR1	$REM \leftarrow Rs + RI$	RL_7_4	REG	REG	REG						ADD			SIM					
	m_LDR2	$Rd \leftarrow Mw[REM]$; $MPC \leftarrow MAP[opcode]$						RL_11_8		SIM	MEM			SIM				SIM	SALTA	
MOV [Rd+n], Rs	m_STO1	$REM \leftarrow Rd + 2*(n/2)$	RL_7_4	REG	REG	CONST	E4_16S					ADD_Bx2			SIM					
	m_STO2	$Mw[REM] \leftarrow Rs$; $MPC \leftarrow MAP[opcode]$	RI_11_8	REG	REG							OP_A			SIM			SIM	SALTA	
JZ etiqueta	m_JZ	$Z=1: PC \leftarrow PC + 2*diff$; $MPC \leftarrow MAP[opcode]$			PC	CONST	E8_16S				ALU	ADD_Bx2					Z	SIM	SALTA	
JMP Rs	m_JMPR	$PC \leftarrow Rs$; $MPC \leftarrow MAP[opcode]$	RL_3_0	REG	REG							OP_A					SALTA	SIM	SALTA	
	m_CALL1	$REM \leftarrow SP - 2$	REG_A	SP	REG	CONST	DOIS					SUB			SIM					
	m_CALL2	$Mw[REM] \leftarrow PC$			PC							OP_A			SIM					
CALL etiqueta	m_CALL3	$PC \leftarrow PC + 2*diff$			PC	CONST	E12_16S				ALU	ADD_Bx2					SALTA			
	m_CALL4	$SP \leftarrow SP - 2$; $MPC \leftarrow MAP[opcode]$	REG_A	SP	REG	CONST	DOIS	REG_C	SP	SIM	ALU	SUB						SIM	SALTA	

Tabela 7.10 - Adequação da microprogramação da Tabela 7.7 para processamento com cadeia de estágios. A última microinstrução de uma instrução faz o mapeamento da primeira microinstrução da próxima instrução, que já percorreu a cadeia de estágios de instruções. As microinstruções m_BSC1 e m_BSC2 desapareceram (deixa de ser preciso gastar tempo com a busca explícita das instruções), tal como o sinal ESCR_RI. As últimas três colunas foram alteradas e o resto da tabela manteve-se sem alterações

