

INSTRUÇÃO	NOME	MICRO-OPERAÇÕES	SEL_A	REG_A	SEL_OP_A	SEL_OP_B	SEL_CONST	SEL_C	REG_C	ESCR_C	SEL_BARR_C	OP_ALU	SEL_RE	D_LE	D_ESCR	ESCR_REM	SEL_SALTO	ESCR_RI	MAP	SEL_MICRO_SALTO	MICRO_SALTO
Busca	m_BSC1	$RI \leftarrow M[PC]$																SIM			
	m_BSC2	$MPC \leftarrow MAP[opcode];$ $PC \leftarrow PC + 2$																	SIM	SALTA	
NOP	m_NOP	$MPC \leftarrow BSC1$																		SALTA	m_BSC1
ADD Rd, Rs	m_ADD	$Rd \leftarrow Rd + Rs;$ $MPC \leftarrow BSC1$	RL_7_4		REG	REG		RL_7_4		SIM	ALU	ADD	ZNCV							SALTA	m_BSC1
ADD Rd, k	m_ADDI	$Rd \leftarrow Rd + k;$ $MPC \leftarrow BSC1$	RL_7_4		REG	CONST	E4_16S	RL_7_4		SIM	ALU	ADD	ZNCV							SALTA	m_BSC1
SHR Rd, n	m_SHR	$Rd \leftarrow Rd \gg k;$ $MPC \leftarrow BSC1$	RL_7_4		REG	CONST	E4_16	RL_7_4		SIM	ALU	SHR	ZNC							SALTA	m_BSC1
MOVL Rd, k	m_MOVL	$Rd \leftarrow k(7)(8) k;$ $MPC \leftarrow BSC1$				CONST	E8_16S	RL_11_8		SIM	ALU	OP_B								SALTA	m_BSC1
MOV Rd, [Rs+Ri]	m_LDR1	$REM \leftarrow Rs + Ri$	RL_7_4		REG	REG						ADD				SIM					
	m_LDR2	$Rd \leftarrow Mw[REM];$ $MPC \leftarrow BSC1$						RL_11_8		SIM	MEM			SIM						SALTA	m_BSC1
MOV [Rd+n], Rs	m_STO1	$REM \leftarrow Rd + 2*(n/2)$	RL_7_4		REG	CONST	E4_16S					ADD_Bx2				SIM					
	m_STO2	$Mw[REM] \leftarrow Rs;$ $MPC \leftarrow BSC1$	RL_7_4		REG							OP_A			SIM					SALTA	m_BSC1
JZ etiqueta	m_JZ	$Z=1: PC \leftarrow PC + 2*dif;$ $MPC \leftarrow BSC1$			PC	CONST	E8_16S				ALU	ADD_Bx2					Z			SALTA	m_BSC1
JMP Rs	m_JMPR	$PC \leftarrow Rs;$ $MPC \leftarrow BSC1$	RL_3_0		REG							OP_A					SALTA			SALTA	m_BSC1
CALL etiqueta	m_CALL1	$REM \leftarrow SP - 2$	REG_A	SP	REG	CONST	DOIS					SUB				SIM					
	m_CALL2	$Mw[REM] \leftarrow PC$			PC							OP_A			SIM						
	m_CALL3	$PC \leftarrow PC + 2* dif$			PC	CONST	E12_16S				ALU	ADD_Bx2					SALTA				
	m_CALL4	$SP \leftarrow SP - 2;$ $MPC \leftarrow BSC1$	REG_A	SP	REG	CONST	DOIS	REG_C	SP	SIM	ALU	SUB								SALTA	m_BSC1

Tabela 7.7 - Microprogramação simbólica. A ROM de microcódigo é gerada a partir de uma tabela como esta (que representa apenas algumas microinstruções e sinais a controlar). O simulador inclui o microcódigo completo

