

# Guião de Laboratório de Arquitectura de Computadores

## Simulação 4.13 – Expressões booleanas

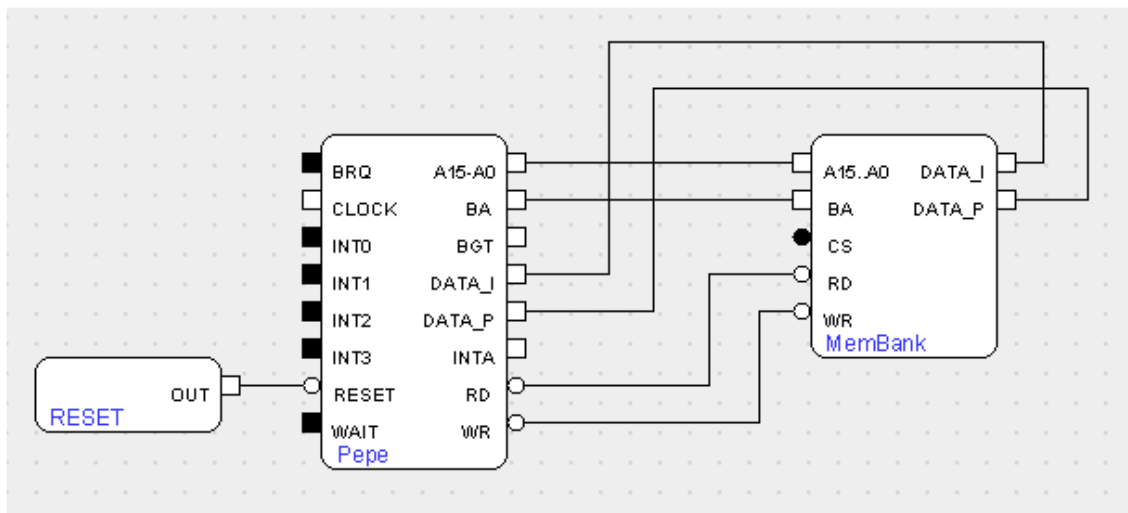
### 1 – Objectivos

Esta simulação ilustra o funcionamento das expressões booleanas, tendo por base o Programa 4.14 e o Programa 4.15. Os aspectos cobertos incluem os seguintes:

- Execução passo a passo e com pontos de paragem do programa;
- Verificação do conteúdo da memória e da existência de duas células de memória seguidas com o valor zero (se não existirem, têm de se criar alterando directamente o conteúdo de uma ou duas células de memória);
- Verificação da evolução dos registos relevantes e da memória, iteração a iteração.

### 2 – Circuito

O ficheiro “pepe.cmod” implementa o circuito da Fig. 4.7. A simulação 4.1 contém indicações mais detalhadas sobre a sua utilização no simulador.




### 3 – Simulação do programa 4.14

Carregue este circuito no simulador e passe para Simulação.

Abra o painel do PEPE e compile e carregue (📁) o ficheiro “programa4-14.asm”.

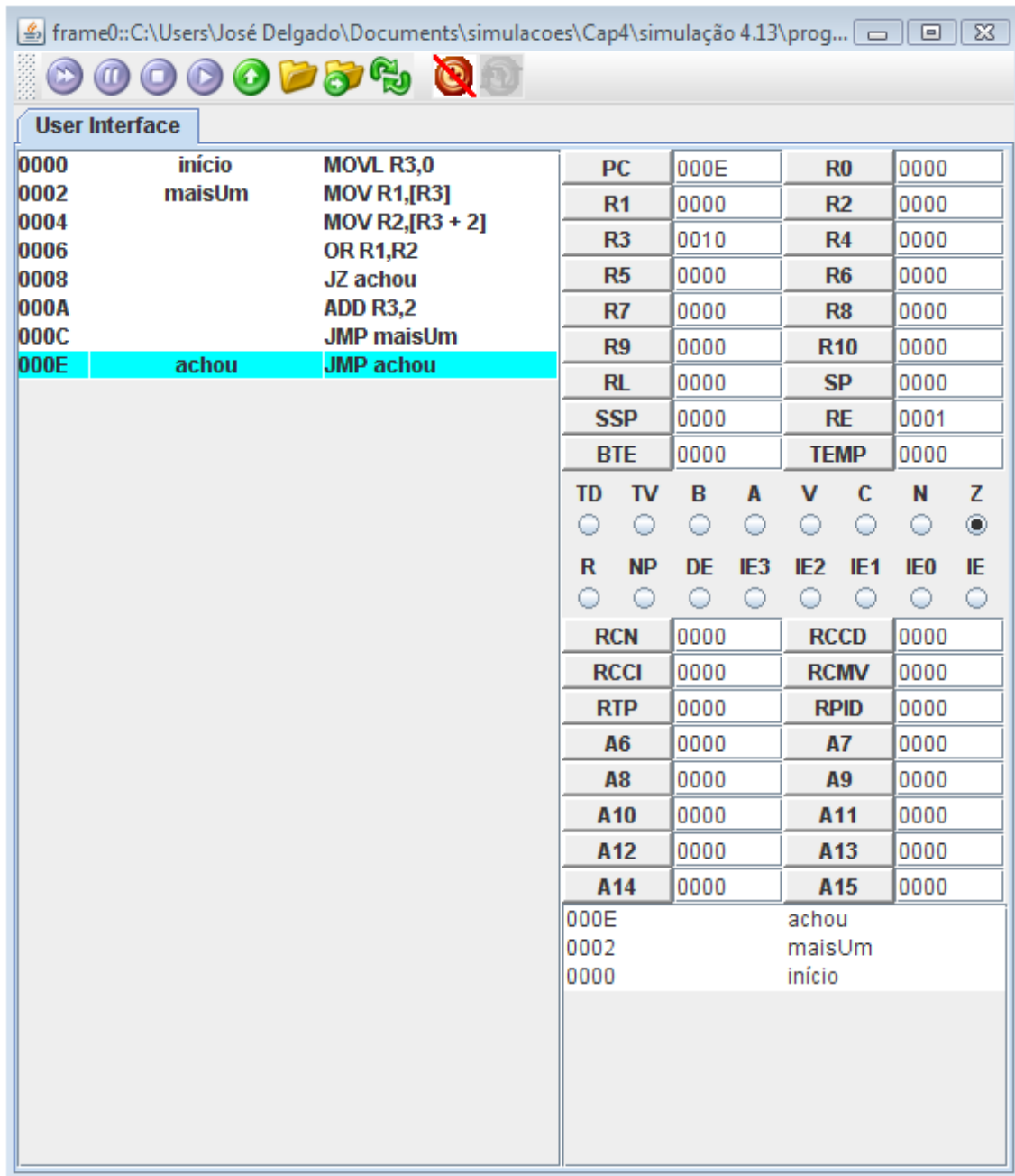
Execute as instruções passo a passo (botão ▶) e vá vendo os registos, percebendo o que o programa vai fazendo, tomando em conta os comentários.

Imediatamente antes da execução da instrução OR R1, R2, anote os valores dos registos R1 e R2. Verifique que, após a instrução, o valor no R1 apresenta o resultado correcto da operação OR.

Depois da primeira iteração, ou quando já tiver percebido o funcionamento, coloque um ponto de paragem na última instrução do programa e passe para modo de execução contínua (botão  ). Desta forma, poderá chegar mais rapidamente ao fim do programa.

Pode também colocar pontos de paragem intermédios onde pretender inspeccionar o estado do programa.

Quando o programa terminar, terá este aspecto:



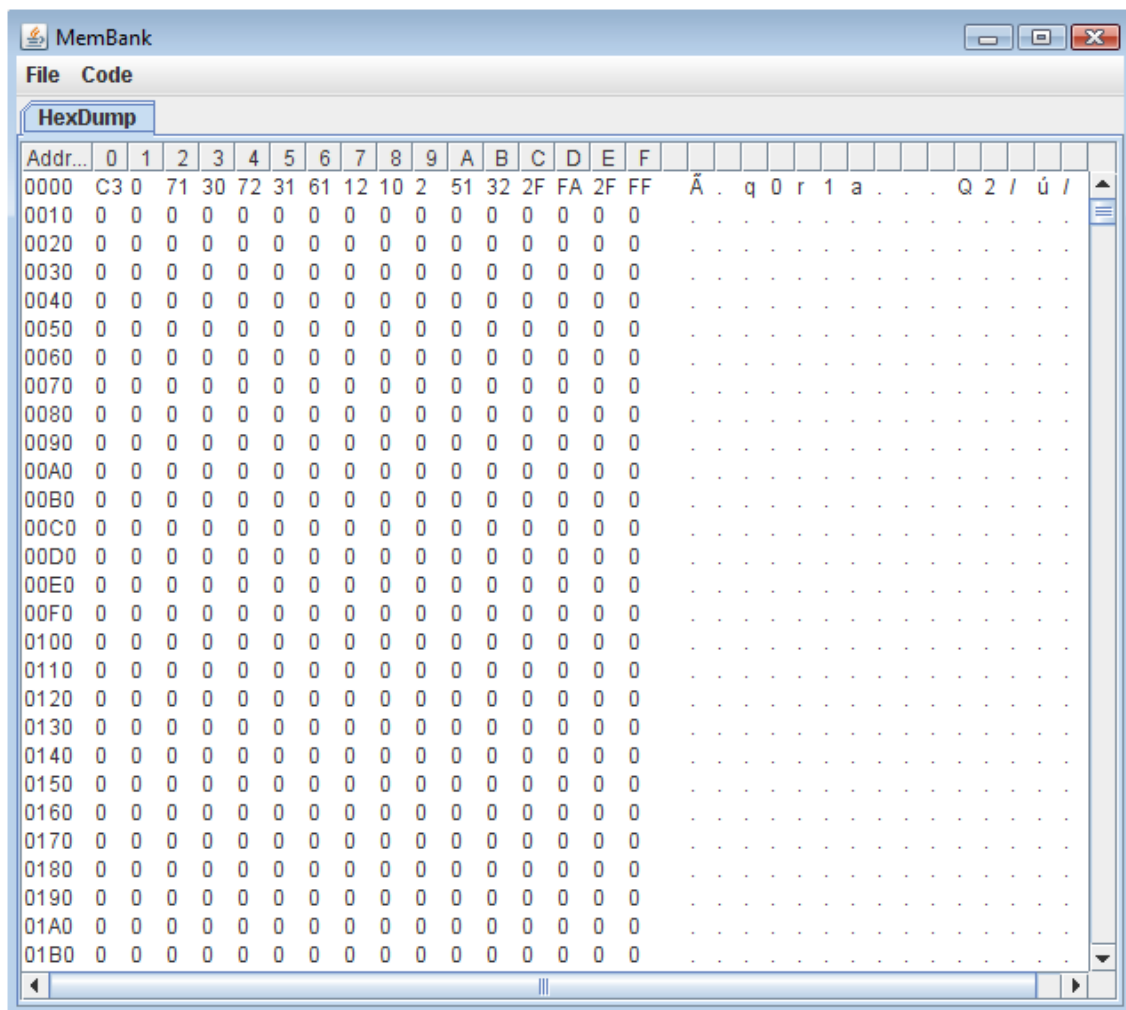
The screenshot shows a simulation window titled 'frame0::C:\Users\José Delgado\Documents\simulacoes\Cap4\simulação 4.13\prog...'. The 'User Interface' tab is active, displaying an assembly program and a register window.


Address	Label	Instruction
0000	início	MOVL R3,0
0002	maisUm	MOV R1,[R3]
0004		MOV R2,[R3 + 2]
0006		OR R1,R2
0008		JZ achou
000A		ADD R3,2
000C		JMP maisUm
000E	achou	JMP achou

PC	000E	R0	0000
R1	0000	R2	0000
R3	0010	R4	0000
R5	0000	R6	0000
R7	0000	R8	0000
R9	0000	R10	0000
RL	0000	SP	0000
SSP	0000	RE	0001
BTE	0000	TEMP	0000
TD	<input type="radio"/>	TV	<input type="radio"/>
B	<input type="radio"/>	A	<input type="radio"/>
V	<input type="radio"/>	C	<input type="radio"/>
N	<input type="radio"/>	Z	<input checked="" type="radio"/>
R	<input type="radio"/>	NP	<input type="radio"/>
DE	<input type="radio"/>	IE3	<input type="radio"/>
IE2	<input type="radio"/>	IE1	<input type="radio"/>
IE0	<input type="radio"/>	IE	<input type="radio"/>
RCN	0000	RCCD	0000
RCCI	0000	RCMV	0000
RTP	0000	RPID	0000
A6	0000	A7	0000
A8	0000	A9	0000
A10	0000	A11	0000
A12	0000	A13	0000
A14	0000	A15	0000

000E achou  
 0002 maisUm  
 0000 início

Tal pode verificar-se abrindo o painel da memória. O programa ocupa os endereços 0000H a 000FH.




Execute as instruções passo a passo (botão ) e imediatamente antes da execução da instrução AND R1, R2, verifique os valores dos registos. Verifique que, após a instrução, o valor no registo destino apresenta o resultado correcto da operação AND.

Neste exemplo, o resultado em R3 será ligeiramente diferente, neste caso 000EH, pois este é a primeira palavra cujo AND pela palavra no endereço seguinte dá zero (isto porque a palavra no endereço 0010H é zero). Mas calhou. Nada impedia de haver um AND de duas palavras anteriores que desse zero, sendo ambas as palavras diferentes de zero (bastava os 1s numa palavra e noutra estarem desencontrados, em posições diferentes).

#### 4 – Simulação do programa 4.15


Carregue este circuito no simulador e passe para Simulação.

Abra o painel do PEPE e compile e carregue (  ) o ficheiro “programa4-15.asm”.

Execute as instruções passo a passo (botão ) e vá vendo os registos, percebendo o que o programa vai fazendo, tomando em conta os comentários.

Imediatamente antes da execução das instruções TEST R1, R1 e TEST R2, R2, anote os valores dos registos (R1 ou R2) e dos bits de estado. Verifique que, após a instrução, o registos não mudaram de valor e o bit de estado está activo se o registo for zero.

Neste caso, o programa pára logo na primeira iteração, pois as duas primeiras palavras são diferentes de zero.

Por isso, coloque o PC a zero (faça enter) e execute uma instrução em passo a passo (botão ). Coloque 20H em R3 (ou outro endereço, desde que seja depois do fim do programa). Desta forma, o programa começará a procurar com as palavras a zero.

No painel da memória, altere duas palavras consecutivas (onde quiser, mas após o valor que colocu em R3) para serem diferentes de zero.

Para exemplificar, alteraram-se as palavras da memória nos endereços 94H e 96H, tal como se pode ver.

[illegible]

Executou-se o programa e o resultado foio seguinte:

frame0::C:\Users\José Delgado\Documents\simulacoes\Cap4\simulação 4.13\prog...

User Interface

0000	início	MOVL R3,0	PC	0012	R0	0000
0002	maisUm	MOV R1,[R3]	R1	6600	R2	4400
0004		TEST R1,R1	R3	0094	R4	0000
0006		JZ próximo	R5	0000	R6	0000
0008		MOV R2,[R3 + 2]	R7	0000	R8	0000
000A		TEST R2,R2	R9	0000	R10	0000
000C		JNZ achou	RL	0000	SP	0000
000E	próximo	ADD R3,2	SSP	0000	RE	0000
0010		JMP maisUm	BTE	0000	TEMP	0000
0012	achou	JMP achou	TD			
			TV			
			B			
			A			
			V			
			C			
			N			
			Z			
			R			
			NP			
			DE			
			IE3			
			IE2			
			IE1			
			IE0			
			IE			
			RCN	0000	RCCD	0000
			RCCI	0000	RCMV	0000
			RTP	0000	RPID	0000
			A6	0000	A7	0000
			A8	0000	A9	0000
			A10	0000	A11	0000
			A12	0000	A13	0000
			A14	0000	A15	0000
			0012		achou	
			000E		próximo	
			0002		maisUm	
			0000		início	

Ou seja, em R3 está o endereço da primeira do par de palavras, e estas estão em R1 e R2, tal como esperado.