

Guião de Laboratório de Arquitectura de Computadores

Simulação 3.1 – Utilização de RAMs

1 – Objectivos

Esta simulação ilustra a utilização de RAMs. Os aspectos cobertos incluem os seguintes:

- Leitura de células específicas dando o seu endereço;
- Verificação da capacidade de uma RAM e relação com o endereço;
- Escrita de células específicas dando o seu endereço, com actuação do sinal WR;
- Leitura de uma célula após a escrita (por desactivação de WR);
- Verificação da volatilidade da RAM (simulação do desligar da alimentação).

A descrição no livro desta simulação refere que o conteúdo inicial de uma RAM é aleatório. Isto acontece num circuito real, quando uma RAM é ligada. A introdução desta característica no simulador é muito fácil, bastando preencher inicialmente o conteúdo da RAM com valores aleatórios. No entanto, verificou-se que era menos confuso, para as várias simulações, se a RAM estivesse inicialmente toda preenchida com zeros. Deste modo, e em nome da clareza e simplicidade, prescindiu-se de simular o conteúdo aleatório inicial das RAMs. Num sistema real, no entanto, os programas devem inicializar todas as células de RAM que usarem.

2 – Circuito

O ficheiro “ram.cmod” implementa o circuito da RAM representada esquematicamente na Fig. 3.2 (embora de maior capacidade, com 8 bits de endereço), mais alguns elementos para permitir aceder-lhe. Os periféricos “Endereço” e “Dados entrada” são de 8 bit.



